

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 8 月 4 日 (04.08.2005)

PCT

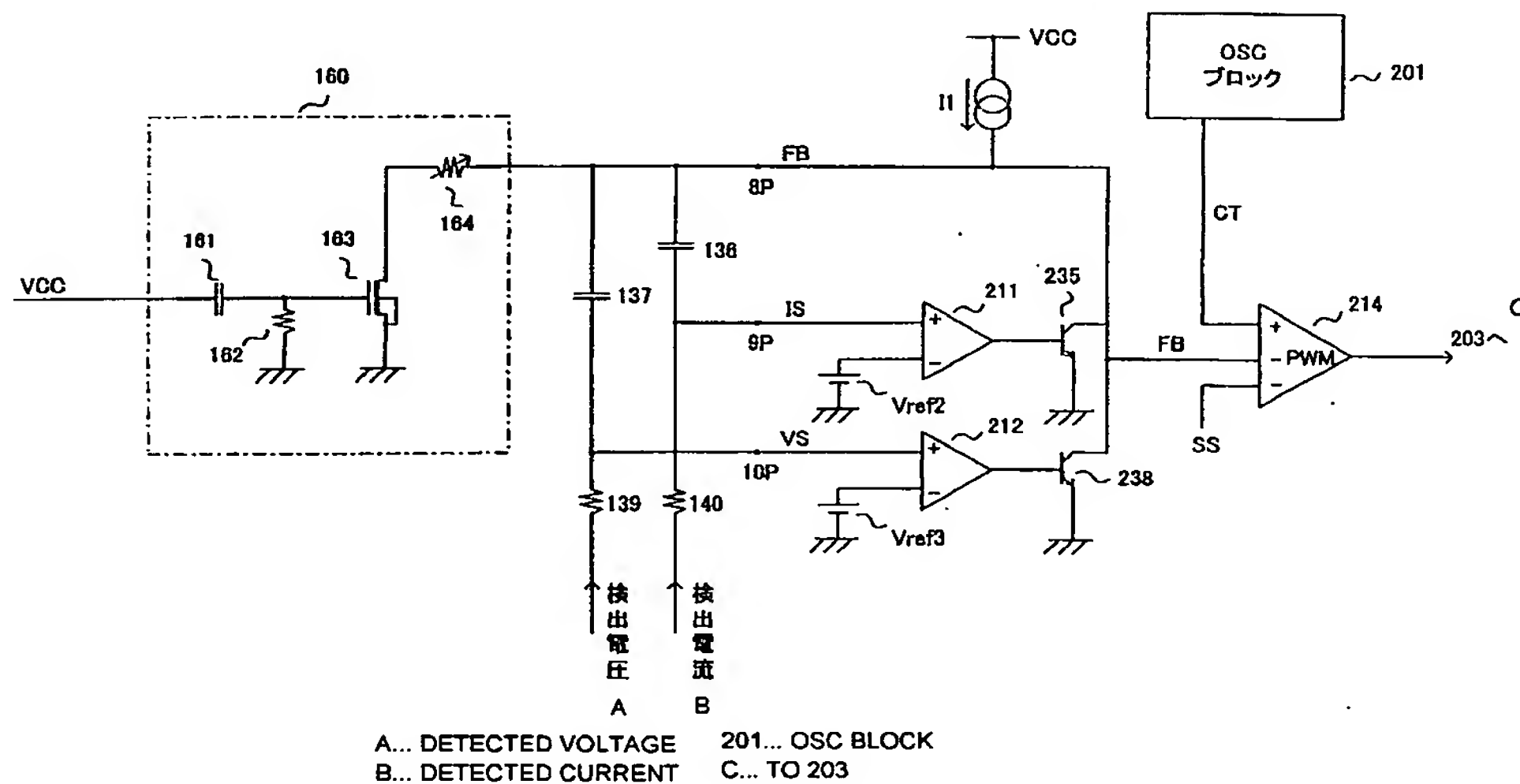
(10) 国際公開番号
WO 2005/071825 A1

- (51) 国際特許分類⁷: H02M 7/48, G09G 3/20, 3/22
- (21) 国際出願番号: PCT/JP2005/001557
- (22) 国際出願日: 2005 年 1 月 27 日 (27.01.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-017929 2004 年 1 月 27 日 (27.01.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): ローム株式会社 (ROHM CO., LTD.) [JP/JP]; 〒6158585 京都府京都市右京区西院溝崎町 2 1 番地 Kyoto (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 福本 憲一 (FUKUMOTO, Kenichi) [JP/JP]; 〒6158585 京都府京都市右京区西院溝崎町 2 1 番地 ローム株式会社内 Kyoto (JP).
- (74) 代理人: 紋田 誠, 外 (MONDA, Makoto et al.); 〒1010048 東京都千代田区神田司町 2-21-10 富士神田ビル 3 階 ミネルバ国際特許事務所 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,

[続葉有]

(54) Title: DC/AC CONVERTING APPARATUS, CONTROLLER IC THEREOF, AND ELECTRONIC DEVICE USING THAT DC/AC CONVERTING APPARATUS

(54) 発明の名称: 直流-交流変換装置、そのコントローラ IC、及びその直流-交流変換装置を用いた電子機器



A... DETECTED VOLTAGE 201... OSC BLOCK
B... DETECTED CURRENT C... TO 203

(57) Abstract: An inverter wherein a semiconductor switch circuit provided to a primary winding of a transformer having its secondary winding connected to a load is controlled by use of PWM control or the like, and wherein the current and voltage supplied to a load such as CCFL or the like are fed back to form respective current and voltage error signals, and a feedback signal is produced based on the magnitudes of those error signals. Additionally, in order to reduce the power to be supplied to the load when the DC power supply voltage abruptly increases, the feedback signal (FB) is directly changed without waiting for a change of the current and voltage to be supplied to the load. This suppresses occurrence of an unnatural display status and/or an excessive current due to an abrupt change of the power supply voltage (abrupt increase or decrease), and further prevents occurrence of shutdown of the inverter operation and the like.

(57) 要約: 二次巻線が負荷に接続される変圧器の一次巻線に設けた半導体スイッチ回路をPWM制御などにより制御するインバータにおいて、CCFLなどの負荷に供給される電流及び電圧をフィードバックして、それぞれ電流誤差信号と電圧誤差信号を形成し、それらの大きさに基

[続葉有]

WO 2005/071825 A1



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護
が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA,
SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ,
BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE,
BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,
IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

づいて帰還信号を形成する。また、直流電源電圧が急上昇したときに負荷へ供給される電力が小さくなるように、
負荷への電流や電圧の変化を待たずに、直接に帰還信号FBを変化させる。これにより、電源電圧の急変（急上昇
や急低下）に伴う、表示状態の違和感や過大電流の発生を抑制し、またインバータ動作のシャットダウンなどの発
生を防止する。